

計算機アーキテクチャ 第一 (E)

5. プロセッサの構成

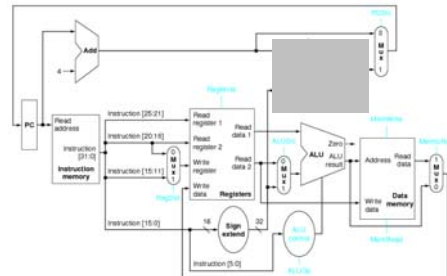
吉瀬 謙二 計算工学専攻
kise_at_cs.titech.ac.jp
W641講義室 木曜日13:20 - 14:50

プロセッサのデータパス(シングル・サイクル)

op rs rt 16 bit immediate | format

0x808 lw \$t0, 4(\$s2) [lw \$8, 4(\$18)]

\$s2 = 0x100, MEM[0x104] = 7



2

Exercise

op rs rt 16 bit immediate | format

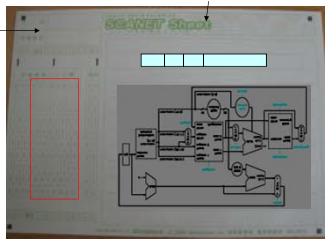
0x808 lw \$t0, 4(\$s2) [lw \$8, 4(\$18)]

\$s2 = 0x100, MEM[0x104] = 7

今日の日付, 科目名: Arch I

氏名, 学籍番号,
学籍番号マーク欄(右詰で)

この命令を実行する際,
確定するデータバスに値を示せ。

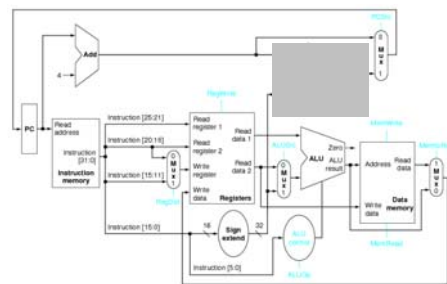


3

プロセッサのデータパス(シングル・サイクル)

op rs rt 16 bit immediate | format

0x80C sw \$t0, 24(\$s2) [sw \$8, 24(\$18)]

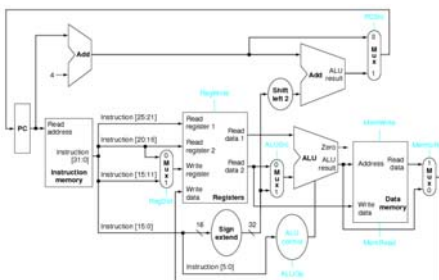


4

プロセッサのデータパス(シングル・サイクル)

op rs rt 16 bit immediate | format

0x810 beq \$s0, \$s1, Label [beq \$16, \$17, Label]
Label: 0x80c



5

Exercise

op rs rt 16 bit immediate | format

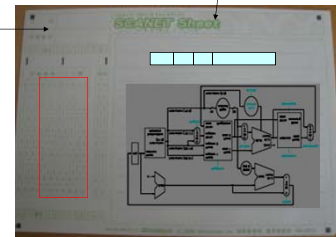
0x810 beq \$s0, \$s1, Label [beq \$16, \$17, Label]
Label: 0x80c

\$s0 = 5, \$s1 = 5

今日の日付, 科目名: Arch I

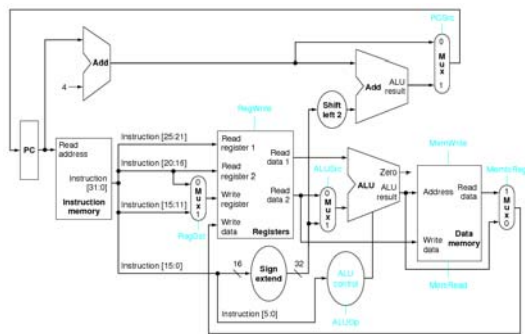
氏名, 学籍番号,
学籍番号マーク欄(右詰で)

この命令を実行する際,
確定するデータバスに値を示せ。



6

プロセッサのデータパス(シングル・サイクル)



7

アナウンス

- 講義スライドおよびスケジュール
 - www.arch.cs.titech.ac.jp
 - 講義日程が変更になることがあるので頻繁に確認すること。

8