

## 研究業績リスト

### 雑誌論文

- [1] 吉瀬謙二, 田邊浩志, 多忠行, 片桐孝洋, 本多弘樹, 弓場敏嗣: S-DSM システムにおけるページ要求時の受信通知を削減する方式, 情報処理学会論文誌コンピューティングシステム, Vol. 46, No. SIG 12(ACS 11), pp. 170–180 (August 2005).
- [2] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: Bimode-Plus 分岐予測器の提案, 情報処理学会論文誌コンピューティングシステム, Vol. 46, No. SIG 7(ACS 10), pp. 85–102 (May 2005).
- [3] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: SimCore/Alpha Functional Simulator の設計と実装, 電子情報通信学会論文誌, Vol. J88-D-I, No. 2, pp. 143–154 (February 2005).
- [4] 吉瀬謙二, 坂井修一, 田中英彦: 2 レベル・ストライド値予測機構の可能性検討, 情報処理学会論文誌, Vol. 41, No. 5, pp. 1340–1350 (May 2000).
- [5] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: ABCLib\_DRSSSED: A Parallel Eigensolver with an Auto-tuning Facility: to appear in *Parallel Computing*.
- [6] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: ABCLibScript: A Directive to Support Specification of An Auto-tuning Facility for Numerical Software: to appear in *Parallel Computing*.
- [7] Sanya Tangpongpravit, Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: A Time-To-Live Based Reservation Algorithm on Fully Decentralized Resource Discovery in Grid Computing, *Parallel Computing*, Vol. 31, pp. 529–543 (June 2005).
- [8] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: データ再分散を行う並列 Gram-Schmidt 再直行化, 情報処理学会論文誌, Vol. 45, No. SIG 6(ACS 6), pp. 75–85 (May 2004).
- [9] Ryo Takata, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: Design and Preliminary Implementation of a Particle Simulation Machine for Efficient Short-range Interaction Computations, *IPSJ Transactions on Advanced Computing Systems*, Vol. 44, No. SIG 6(ACS 1), pp. 96–112 (May 2003).
- [10] 城田祐介, 吉瀬謙二, 本多弘樹, 弓場敏嗣: ホームベースソフトウェア分散共有メモリ上で Migratory Access を効率良く処理する権限委譲プロトコル, 情報処理学会論文誌, Vol. 44, No. SIG 1(HPS 6), pp. 103–113 (January 2003).
- [11] 加藤敏洋, 平田富夫, 斉藤豊文, 吉瀬謙二: ユークリッド距離変換アルゴリズムの効率化, 電子情報通信学会論文誌, Vol. J78-DII, No. 12, pp. 1750–1757 (December 1995).

## 研究速報, レター

- [12] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: PC クラスタを用いた N-queens 問題の求解, 電子情報通信学会論文誌レター, Vol. J87-D-I, No. 12, pp. 1145–1148 (December 2004).

## 国際シンポジウム, 研究会

- [13] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: Evaluation of the Acknowledgment Reduction in a Software-DSM System, *Sixth International Conferenced on Parallel Processing and Applied Mathematics (PPAM)*, p. 69 (September 2005).
- [14] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: The Bimode++ Branch Predictor, *Proceedings of the 8th International Workshop on Innovative Architecture for Future Generation High-Performance Processors and Systems (IWIA-2005)* (January 2005).
- [15] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: A Super Instruction-Flow Architecture for High Performance and Low Power Processors, *Proceedings of the 7th International Workshop on Innovative Architecture for Future Generation High-Performance Processors and Systems (IWIA-2004)*, pp. 10–19, IEEE Computer Society Press (2004).
- [16] Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: SimAlpha Version 1.0: Simple and Readable Alpha Processor Simulator, *Lecture Note in Computer Science (LNCS)*, Vol. 2823, pp. 122–136, Springer-Verlag (September 2003).
- [17] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: The SimCore/Alpha Functional Simulator, *Workshop on Computer Architecture Education (WCAE-2004) held in conjunction with the ISCA-31, Munich, Germany*, pp. 128–135 (June 2004).
- [18] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: A Super Instruction-Flow Architecture, *An International Symposium on Low-Power and High-Speed Chips (COOL Chips VII)*, Yokohama Joho Bunka Center, Yokohama, Japan, pp. 279–290 (April 2004).
- [19] Katagiri Takahiro, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: FIBER:A Generalized Framework for Auto-tuning Software, *Lecture Note in Computer Science (LNCS)*, Vol. 2858, pp. 146–159, Springer-Verlag (October 2003).
- [20] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: Effect of Auto-tuning with User’s Knowledge for Numerical Software, *Proceedings of ACM Computing Frontiers 04*, Island of Ischa, Italy, pp. 12–25 (April 2004).
- [21] Ryo Takata, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: DEM-1: A Particle Simulation Machine for Efficient Short-Range Interaction Computations, in *16th International Parallel and Distributed Processing Symposium (IPDPS-2002)*, Marriott Marina, Fort Lauderdale, Florida (April 2002).

## 特許出願

- [22] 吉瀬謙二：不安定状態を利用する予測器，プロセッサ，特願 2004-350584 (2004-12-03).
- [23] 吉瀬謙二：極端な偏りに基づく分岐予測器，それを組み込んだプロセッサ及びハードウェア予測器，特願 2003-271395 (2003-07-07).
- [24] 吉瀬謙二：制御フローコードの分離によるプロセッサの実現方法及びそれを用いたマイクロプロセッサ，特願 2002-335916 (2002-11-20).

## 招待講演，解説記事

- [25] 吉瀬謙二：特集「新世代マイクロプロセッサアーキテクチャ」，タイトルプロセッサ，情報処理，Vol. 46, No. 10, pp. 1131–1137 (October 2005).
- [26] 吉瀬謙二：クラスタコンピュータの構築と研究利用，FIT2005 イベント企画「クラスタコンピューティングはどうなってくる？」，招待講演 (September 2005).
- [27] 吉瀬謙二：国際会議 COOL Chips VII: An International Symposium on Low-Power and High-Speed Chips，電子情報通信学会誌，Vol. 87, No. 11, p. 995 (November 2004).
- [28] 吉瀬謙二：SWoPP 2004，夜のお楽しみセッション「若手のための，行列のできぬ研究相談所」，パネリスト (July 2004).

## 国内シンポジウム，研究会

- [29] 吉瀬謙二，田邊浩志，多忠行，片桐孝洋，本多弘樹，弓場敏嗣：S-DSM システムにおけるページ要求時の受信通知を削減する方式，先進的計算基盤システムシンポジウム SACSIS2005 論文集，pp. 349–358 (May 2005).
- [30] 吉瀬謙二，片桐孝洋，本多弘樹，弓場敏嗣：極端な偏りを利用する Bimode++ 分岐予測器の提案，情報処理学会研究報告 2005-ARC-161，於 那覇市共済会館八汐荘，pp. 57–62 (January 2005).
- [31] 吉瀬謙二，田邊浩志，多忠行，片桐孝洋，本多弘樹，弓場敏嗣：S-DSM システムの受信通知オーバーヘッドを削減する方式，電子情報通信学会技術研究報告 CPSY2004-44，於 北九州国際会議場，pp. 71–76 (December 2004).
- [32] 吉瀬謙二，片桐孝洋，本多弘樹，弓場敏嗣：SimCore/Alpha Functional Simulator の設計と評価，情報処理学会研究報告 2004-ARC-156，於 豊橋技科大，pp. 31–36 (February 2004).
- [33] 吉瀬謙二，片桐孝洋，本多弘樹，弓場敏嗣：Bimode-Plus 分岐予測器の提案，電子情報通信学会技術研究報告 CPSY-2003-10，於 松江テレサ，pp. 25–30 (August 2003).
- [34] 吉瀬謙二，片桐孝洋，本多弘樹，弓場敏嗣：制御フローコードを分離するプロセッサアーキテクチャの提案，情報処理学会研究報告 2002-ARC-150，於 ラフォーレ琵琶湖，pp. 101–106 (November 2002).

- [35] 吉瀬謙二, 本多弘樹, 弓場敏嗣: SimAlpha: C++で記述したもうひとつの Alpha プロセッサシミュレータ, 情報処理学会研究報告 2002-ARC-149, 於 湯布院ハイツ, pp. 163–168 (August 2002).
- [36] 吉瀬謙二, 坂井修一, 田中英彦: マルチレベル・ストライド値予測機構による命令レベル並列性の向上, 並列処理シンポジウム JSPP'99 論文集, 於 つくば国際会議場, pp. 119–126 (June 1999).
- [37] 吉瀬謙二, 中村友洋, 辻秀典, 安島雄一郎, 田中英彦: 多数演算器方式における演算器利用率の検討, 情報処理学会研究報告 97-ARC-125, 於 グリーンぴあ南阿蘇, pp. 121–126 (August 1997).
- [38] 大島聡史, 吉瀬謙二, 片桐孝洋, 弓場敏嗣: CPU と GPU の並列処理による行列積和演算方式の提案, 情報処理学会研究報告 2005-ARC-164, 於 佐賀県武雄市文化会館, pp. 139–144 (August 2005).
- [39] 多忠行, 吉瀬謙二, 片桐孝洋, 弓場敏嗣: 複数の S-DSM を対象とする開発支援ツール S-CAT の設計と実装, 情報処理学会研究報告 2005-ARC-161, 於 那覇市共済会館八汐荘, pp. 39–44 (January 2005).
- [40] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: ユーザ知識を活用するソフトウェア自動チューニングについて, 情報処理学会研究報告 2004-EVA-10(SWoPP-2004), 於 青森市文化会館, pp. 19–24 (August 2004).
- [41] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: 自動チューニング処理記述用ディレクティブ AB-CLibScript の設計と実装, 先進的計算基盤システムシンポジウム SACSIS2004 論文集, 於 札幌コンベンションセンター, pp. 43–52 (May 2004).
- [42] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: データ再分散を行う並列 Gram-Schmidt 再直交化, ハイパフォーマンスコンピューティングと計算科学シンポジウム (HPCA2004), 於 日本科学未来館みらい CAN ホール, pp. 9–16 (January 2004).
- [43] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: FIBER: 汎用的な自動チューニング機能の付加を支援するソフトウェア構成方式, 情報処理学会研究報告 2003-HPC-94, pp. 1–6 (June 2003).
- [44] 檜田敏克, 吉瀬謙二, 本多弘樹, 弓場敏嗣: キャッシュラインの時間情報を利用する Time Based Load Filter の提案, 情報処理学会研究報告 2003-ARC-152(HOKKE-2003), pp. 97–102 (March 2003).
- [45] 吉川克哉, 城田祐介, 吉瀬謙二, 本多弘樹, 弓場敏嗣: マルチクラスタ向けソフトウェア分散共有メモリの提案, 情報処理学会研究報告 2003-ARC-152(HOKKE-2003), pp. 31–36 (March 2003).
- [46] 深川保, 吉瀬謙二, 本多弘樹, 弓場敏嗣: 分散メモリシステム上での OpenMP によるマクロデータフロー処理, 情報処理学会研究報告 2002-HPC-91, 於 湯布院ハイツ, pp. 113–118 (August 2002).
- [47] 城田祐介, 吉瀬謙二, 本多弘樹, 弓場敏嗣: MigratoryAccess を対象とするホームベース分散共有メモリ, 並列処理シンポジウム (JSPP'02), pp. 119–126 (May 2002).

- [48] 高田亮, 吉瀬謙二, 本多弘樹, 弓場敏嗣: カットオフの短い相互作用の計算の高速化を目指した粒子シミュレーション用並列計算機 DEM-1 の提案, 並列処理シンポジウム (JSPP'01), pp. 287–294 (June 2001).
- [49] 上田哲平, 本多弘樹, 吉瀬謙二, 弓場敏嗣: 分散メモリシステム上でのマクロデータフロー処理の実現, 情報処理学会研究報告 ARC-147-35, Vol. 2002, No. 22, pp. 203–208 (March 2002).
- [50] 城田祐介, 吉瀬謙二, 本多弘樹, 弓場敏嗣: プログラムの意図により複数のキャッシュコヒーレンスプロトコルの利用を可能とするソフトウェア分散共有メモリ, 情報処理学会研究報告 ARC-144-2, Vol. 2001, No. 76, pp. 7–12 (July 2001).
- [51] 高峰信, 辻秀典, 吉瀬謙二, 田中洋介, 坂井修一, 田中英彦: VLDP アーキテクチャにおけるデータアクセスの軽減手法, 情報処理学会研究報告 計算機アーキテクチャ研究会, 99-ARC-133, Vol. 99, No. 41 (1999).
- [52] 安島雄一郎, 中村友洋, 吉瀬謙二, 辻秀典, 田中英彦: 例外回復可能な複数パス実行機構の提案, 情報処理学会研究報告計算機アーキテクチャ研究会, 98-ARC-129, Vol. 98, No. 37 (1998).
- [53] 中村友洋, 吉瀬謙二, 辻秀典, 安島雄一郎, 高峰信, 田中英彦: 大規模データパスプロセッサにおける命令供給システム, 電気情報通信学会研究報告集積回路研究会 (ICD), コンピュータシステム研究会 (CPSY), フォールトトレラントシステム研究会 (FTS) 合同研究会, 於 会津大学, Vol. 98, No. 23, pp. 93–100 (April 1998).
- [54] 安島雄一郎, 中村友洋, 吉瀬謙二, 辻秀典, 田中英彦: スーパスカラ・アーキテクチャのための複数パス実行機構の提案, 並列処理シンポジウム JSPP '98 論文集, pp. 23–30, 情報処理学会 (1998).
- [55] 中村友洋, 吉瀬謙二, 辻秀典, 安島雄一郎, 田中英彦: 大規模データパスプロセッサの構想, 情報処理学会研究報告計算機アーキテクチャ研究会, 97-ARC-124, 於 東北大学 (宮城), Vol. 97, No. 61, pp. 13–18 (June 1997).
- [56] 辻秀典, 中村友洋, 吉瀬謙二, 安島雄一郎, 田中英彦: 大規模データパス・プロセッサにおけるフェッチ機構の検討, 情報処理学会研究報告 計算機アーキテクチャ研究会, 97-ARC-126, 於 宮崎シーガイア, Vol. 97, No. 102, pp. 37–42 (October 1997).

## 講演, ポスター

- [57] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: Towards Scalable and Simple Software-DSM Systems, in *20th ACM Symposium on Operating Systems Principles* (October 2005).
- [58] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: Clustermatic を用いた PC クラスタを試してみませんか?, 先進的計算基盤システムシンポジウム SACSIS2005 論文集, pp. 194–195 (May 2005).
- [59] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: Toward A Common Emulation Infrastructure with Large-Scale FPGA, in *Workshop on Architecture Research using FPGA Platforms (WARFP2005) held in conjunction with the HPCA-11* (February 2005).

- [60] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: SimCore/Alpha Functional Simulator の設計, 先進的計算基盤システムシンポジウム SACSIS2004 論文集, 於 札幌コンベンションセンター, pp. 121–122 (May 2004).
- [61] 吉瀬謙二, 本多弘樹, 弓場敏嗣: 大容量 FPGA を用いたキャッシュ評価用ハードウェアエミュレータの検討, 並列処理シンポジウム JSPP'01 論文集, 於 京都リサーチパーク, pp. 97–98 (June 2001).
- [62] 吉瀬謙二, 中村友洋, Antonio Magnaghi, 辻秀典, 安島雄一郎, 高峰信, 坂井修一, 田中英彦: 新しいアーキテクチャ Very Large Data Path, 並列処理シンポジウム JSPP'98 論文集, 於 名古屋国際会議場, p. 155 (June 1998).
- [63] 大島聡史, 吉瀬謙二, 片桐孝洋, 弓場敏嗣: GPU による BLAS 演算の性能評価, 先進的計算基盤システムシンポジウム SACSIS2005 論文集, pp. 247–248 (May 2005).
- [64] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: Towards Performance Portability Framework for Numerical Libraries, in *Eleventh SIAM Conference on Parallel Processing for Scientific Computing(PP04)*, MS37 Portable Parallel Numerical Libraries for Various Types of Architectures (February 2004).
- [65] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: FIBER: Generalized Framework for Numerical Software, in *Eleventh SIAM Conference on Parallel Processing for Scientific Computing(PP04)*, Poster Session (February 2004).
- [66] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: 並列実行環境に依存しない高性能数値計算ライブラリ構築にむけて, ハイパフォーマンスコンピューティングと計算科学シンポジウム (HPCA2004), 於 日本科学未来館みらい CAN ホール, pp. 77–78 (January 2004).
- [67] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: 実行起動前最適化層を有する自動チューニングソフトウェア構成方式の提案, 先進的計算基盤システムシンポジウム SACSIS2003 論文集, 於 学術総合センター会議場, pp. 159–160 (May 2003).

## 技術報告

- [68] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: Mocha Version 0.2: Yet Another Software-DSM System, Technical Report UEC-IS-2005-3, Graduate School of Information Systems, The University of Electro-Communications (August 2005).
- [69] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: A Method to Reduce the Acknowledgement Overhead of S-DSM Systems, Technical Report UEC-IS-2005-1, Graduate School of Information Systems, The University of Electro-Communications (April 2005).
- [70] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: Solving the 24-queens Problem using MPI on a PC Cluster, Technical Report UEC-IS-2004-6, Graduate School of Information Systems, The University of Electro-Communications (June 2004).

- [71] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: SimCore/Alpha RealScalar Simulator Version 1.0, Technical Report UEC-IS-2004-5, 電気通信大学 大学院情報システム学研究科 (May 2004).
- [72] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: Clustermatic を用いた PC クラスターの構築, Technical Report UEC-IS-2004-3, 電気通信大学 大学院情報システム学研究科 (March 2004).
- [73] Kenji Kise, Takahiro Katagiri, Hiroki Honda, and Toshitsugu Yuba: Implementation of a Simple and Readable Processor Simulator, Technical Report UEC-IS-2003-11, Graduate School of Information Systems, The University of Electro-Communications (December 2003).
- [74] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: SimAlpha-Loader の実装とクロス開発環境の構築, Technical Report UEC-IS-2003-5, 電気通信大学 大学院情報システム学研究科 (July 2003).
- [75] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: スカラプロセッサシミュレータの実装と動作検証, Technical Report UEC-IS-2003-4, 電気通信大学 大学院情報システム学研究科 (June 2003).
- [76] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: 高性能プロセッサのための代表的な分岐予測器の実装と評価, Technical Report UEC-IS-2003-2, 電気通信大学 大学院情報システム学研究科 (May 2003).
- [77] 吉瀬謙二, 本多弘樹, 弓場敏嗣: SimAlpha: シンプルで理解しやすいコード記述を目指した Alpha プロセッサシミュレータ, Technical Report UEC-IS-2002-2, 電気通信大学 大学院情報システム学研究科 (July 2002).
- [78] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: ABCLib\_DRSSSED: A Parallel Eigensolver with an Auto-tuning Facility, Technical Report UEC-IS-2004-8, Graduate School of Information Systems, The University of Electro-Communications (December 2004).
- [79] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: ABCLibScript: A Directive to Support Specification of An Auto-tuning Facility for Numerical Software, Technical Report UEC-IS-2004-7, Graduate School of Information Systems, The University of Electro-Communications (September 2004).
- [80] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: 自動チューニング処理記述用ディレクティブ ABCLibScript, Technical Report UEC-IS-2004-1, Graduate School of Information Systems, The University of Electro-Communications (January 2004).
- [81] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: Effect of Auto-tuning with User's Knowledge for Numerical Software, Technical Report UEC-IS-2003-10, Graduate School of Information Systems, The University of Electro-Communications (November 2003).
- [82] 片桐孝洋, 吉瀬謙二, 本多弘樹, 弓場敏嗣: データ再分散を行う並列 Gram-Schmidt 再直交化, Technical Report UEC-IS-2003-7, Graduate School of Information Systems, The University of Electro-Communications (November 2003).

- [83] Takahiro Katagiri, Kenji Kise, Hiroki Honda, and Toshitsugu Yuba: FIBER: A Framework of Installation, Before Execution-invocation, and Run-time Optimization Layers for Auto-tuning Software, Technical Report UEC-IS-2003-3, Graduate School of Information Systems, The University of Electro-Communications (May 2003).

## 全国大会等

- [84] 吉瀬謙二, 岩田賢一: 分岐予測の精度と履歴情報との関係について, 電子情報通信学会ソサイエティ大会, 於 北海道大学, No. A-1-25 (September 2005).
- [85] 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: qn24b: N-queens の解を計算するベンチマークプログラム, FIT2004 第3回情報科学技術フォーラム, 於 同志社大学 京田辺キャンパス, 第4分冊, No. O-011, pp. 389–392 (September 2004).
- [86] 吉瀬謙二, 斎藤英一, 入江英嗣, 坂井修一, 田中英彦: ストアキューの拡張によるロードトラフィックの削減方式, 情報処理学会第59回全国大会, 於 岩手県立大学, Vol. 1, No. 3H-4, pp. 43–44 (September 1999).
- [87] 吉瀬謙二, 高峰信, 田中洋介, 坂井修一, 田中英彦: ショート・リブド・データの動的な予測に関する検討, 情報処理学会第58回全国大会, 於 早稲田大学, Vol. 1, No. 2H-6, pp. 155–156 (March 1999).
- [88] 吉瀬謙二, 中村友洋, 辻秀典, 安島雄一郎, 高峰信, 坂井修一, 田中英彦: 命令ウィンドウの動的最適化, 情報処理学会第57回全国大会, 於 名古屋大学, Vol. 1, No. 1Q-04, pp. 28–29 (October 1998).
- [89] 吉瀬謙二, 中村友洋, 辻秀典, 安島雄一郎, 田中英彦: ALU-Net を用いることによるデータ移動の効率化, 情報処理学会第56回全国大会, 於 中央大学, Vol. 1, No. 2N-1, pp. 109–110 (March 1998).
- [90] 吉瀬謙二, 田中英彦: 多数演算器方式における演算器利用率の向上手法, 情報処理学会第55回全国大会, 於 福岡工業大学, Vol. 1, No. 3F-1, pp. 12–13 (September 1997).
- [91] 吉瀬謙二, 中村友洋, 辻秀典, 田中英彦: 制御依存関係による並列度利用の限界に関する定量的評価, 情報処理学会第53回全国大会, 於 大阪工業大学, Vol. 6, No. 4F-1, pp. 113–114 (September 1996).
- [92] 吉瀬謙二, 中村友洋, 金指和幸, 田中英彦: データフローグラフを用いた複数命令のブロック化, 情報処理学会第52回全国大会, 於 電気通信大学, Vol. 6, No. 1L-5, pp. 81–82 (March 1996).
- [93] 吉瀬謙二, 中村友洋, 金指和幸, 田中英彦: データフローグラフ変換による並列度抽出, 情報処理学会第51回全国大会, 於 富山大学, Vol. 6, No. 1P-2, pp. 73–74 (September 1995).
- [94] 鈴木祥, 坂口朋也, 吉瀬謙二, 弓場敏嗣: ソフトウェア DSM 上でのアプリケーション実行時間の定式化, 情報処理学会第67回全国大会, 於 電気通信大学, Vol. 1, No. 4ZB-4, pp. 177–178 (March 2005).



- [95] 坂口朋也, 鈴木祥, 吉瀬謙二, 弓場敏嗣: 通信粒度予測機構を実装したソフトウェア分散共有メモリ, 情報処理学会第 67 回全国大会, 於 電気通信大学, Vol. 1, No. 4ZB-2, pp. 173–174 (March 2005).
- [96] 大島聡史, 檜田敏克, 吉瀬謙二, 片桐孝洋, 本多弘樹, 弓場敏嗣: 命令レベル並列性を利用した OpenMP によるプロセッサシミュレータの並列実行, 情報処理学会第 66 回全国大会, 於 慶應義塾大学湘南藤沢キャンパス, Vol. 1, pp. 121–123 (March 2004).
- [97] 吉川克哉, 城田祐介, 吉瀬謙二, 本多弘樹, 弓場敏嗣: マルチクラスタ用ソフトウェア分散共有メモリの提案, 情報処理学会第 65 回全国大会, No. 3ZB-1 (March 2003).
- [98] 堀内律之, 吉川克哉, 城田祐介, 吉瀬謙二, 本多弘樹, 弓場敏嗣: プロファイルを利用した DSM プログラムのパフォーマンスチューニング, 情報処理学会第 65 回全国大会, No. 5Z-7 (March 2003).
- [99] 田邊浩志, 吉瀬謙二, 本多弘樹, 弓場敏嗣: 通信粒度を動的に変更するソフトウェア分散共有メモリ, 2002 年電子情報通信学会 総合大会, No. D-6-5 (March 2002).
- [100] 石井賢, 吉瀬謙二, 弓場敏嗣: シェアウェアプログラムの不正使用防止機構 KAKOI の提案, 情報処理学会第 62 回全国大会, Vol. 1, No. 6Z-4, pp. 287–288 (March 2001).
- [101] 塩沢公康, 吉瀬謙二, 弓場敏嗣: 現実的な交通流モデルにおけるエージェント群による交通信号制御の評価, 情報処理学会第 62 回全国大会, Vol. 3, pp. 41–42 (March 2001).
- [102] 城田祐介, 吉瀬謙二, 弓場敏嗣: Scope ごとにコンシステンシモデルの変更が可能なソフトウェア分散共有メモリ, 情報処理学会第 62 回全国大会, Vol. 1, pp. 137–138 (March 2001).
- [103] 中村友洋, 吉瀬謙二, 辻秀典, 安島雄一郎, 高峰信, 坂井修一, 田中英彦: VLDP アーキテクチャの性能に関する初期の考察, 情報処理学会 第 57 回全国大会, 於 名古屋大学, Vol. 1, No. 1Q-7, pp. 34–35 (October 1998).
- [104] 辻秀典, 中村友洋, 吉瀬謙二, 安島雄一郎, 田中英彦: マルチレベル分岐予測の検討と評価, 情報処理学会 第 55 回全国大会, 於 福岡工業大学, Vol. 1, No. 3F-06, pp. 22–23 (September 1997).
- [105] 安島雄一郎, 中村友洋, 吉瀬謙二, 辻秀典, 田中英彦: 実行パス予測における確率伝播手法の検討, 情報処理学会 第 55 回全国大会, 於 福岡工業大学, Vol. 1, No. 3F-04 (September 1997).
- [106] 中村友洋, 辻秀典, 吉瀬謙二, 安島雄一郎, 田中英彦: 大規模な投機的処理における分岐制御機構, 情報処理学会 第 56 回全国大会, 於 中央大学, Vol. 1, (March 1998).
- [107] 辻秀典, 中村友洋, 吉瀬謙二, 安島雄一郎, 田中英彦: 実行パス予測における確率伝播手法の検討, 情報処理学会 第 56 回全国大会, 於 中央大学, Vol. 1, No. 2N-02 (March 1998).
- [108] 安島雄一郎, 中村友洋, 吉瀬謙二, 辻秀典, 田中英彦: 複数パスの投機的実行を考慮した例外回復機構, 情報処理学会 第 56 回全国大会, 於 中央大学, Vol. 1, No. 5N-07 (March 1998).
- [109] 木庭優治, 中村友洋, 吉瀬謙二, 辻秀典, 安島雄一郎, 田中英彦: 複合ストライド法によるロードアドレス予測, 情報処理学会 第 56 回全国大会, 於 中央大学, Vol. 1, No. 5N-06 (March 1998).

- [110] 中村友洋, 吉瀬謙二, 辻秀典, 田中英彦: 明示的な分岐制御の可能性の検討および制御機構の提案, 情報処理学会 第 53 回全国大会, 於 大阪工業大学, Vol. 1, No. 4F-2, pp. 115–116 (September 1996).
- [111] 中村友洋, 吉瀬謙二, 金指和幸, 田中英彦: トレース・ドリブン・シミュレーションによる分岐予測機構の検討, 情報処理学会 第 51 回全国大会, 於 富山大学, Vol. 6, No. 4P-7, pp. 13–14 (September 1995).
- [112] 中村友洋, 吉瀬謙二, 金指和幸, 田中英彦: プログラム解析に基づく分岐予測機構に関する問題点の検討, 情報処理学会 第 52 回全国大会, 於 電気通信大学, Vol. 6, No. 3K-5, pp. 47–48 (March 1996).
- [113] 金指和幸, 中村友洋, 吉瀬謙二, 田中英彦: メモリアクセスパターンの局所性に基づくキャッシュメモリ構成方式の検討, 情報処理学会 第 52 回全国大会, 於 電気通信大学, Vol. 6, No. 4K-1, pp. 55–56 (March 1996).

## その他

- [114] 魂を込めた 31 行のコードで世界の頂点に!, 月刊アスキー, Vol. 28, No. 12, p. 46 (November 2004).

## 学位論文

- [115] 吉瀬謙二: 高レベル投機技術を用いた複数パス実行プロセッサ, 博士論文, 東京大学大学院 工学系研究科 (2000).
- [116] 吉瀬謙二: 多数演算器方式のプロセッサ構成に関する研究, 修士論文, 東京大学大学院 工学系研究科 (1997).